

# AGENDA 상세보기

TIME	THEME	SPEAKER
12:30 - 13:00	Registration	
13:00 - 13:20	<b>AI와 전자기장 해석의 융합: Ansys를 이용한 전자기장 해석과 AI로의 확장</b>	김지원 선임팀장 태성에스엔이
	Ansys는 전자기장, 구조, 유동, 광학, 시스템 등 여러 분야에서 뛰어난 성능을 발휘합니다. 이러한 다중 물리 해석 능력은 복잡한 엔지니어링 문제를 해결하는 데 매우 중요합니다. 또한, Ansys는 최근 AI 기술을 활용하여 다양한 솔루션을 제공하고 있습니다. 이번 발표에서는 Ansys의 전자기장 해석 분야에서 사용되는 최신 기술 동향과 AI 시대에 맞춘 해석 방법을 설명하겠습니다.	
13:20 - 13:50	<b>자성 재료의 기초와 측정 기술, 그리고 활용</b>	박수영 연구원 맥센
	전자기장 전산 해석에 꼭 필요한 자성 재질 물성의 기초 이론과 자화에 대해 설명하고자 합니다. 자기학에서 사용되는 기본적인 용어를 알아보고, 자성 재료의 특성과 자기 해석 소프트웨어에 필요한 초기 자화 곡선(Initial Magnetization Curve), 자기이력곡선(Hysteresis Loop)을 측정하는 표준 절차 및 방법(IEC, ASTM)을 설명합니다. 또한 신뢰성 있는 측정 데이터를 확보하기 위해 필요한 점들을 함께 소개하고자 합니다.	
13:50 - 14:20	<b>전기공학 초보도 OK! 전자변압기&amp;인덕터 해석</b>	김상현 매니저 태성에스엔이
	전기공학 지식이 없어도 손쉽게 전자변압기를 설계하고 해석할 수 있는 방법을 소개합니다. 본 발표에서는 전자 변압기와 인덕터 등 전력 변환기 구성 요소의 최적화된 설계 방법을 다루며, 다양한 코어 형상과 권선 구성을 통해 최적의 설계를 도출하는 방법을 설명합니다. 또한, 전자기 해석부터 열 해석까지 초보자도 쉽게 수행할 수 있는 방법을 소개합니다.	
14:20 - 14:50	<b>EMC 설계 대책 가이드와 노이즈 예방 PCB 고급 설계 노하우</b>	오힘찬 수석 Altium Korea
	본 발표에서는 PCB 설계 시 전자기 적합성(EMC) 대책과 노이즈 예방을 위한 고급 설계 노하우에 대해 다룹니다. EMC 문제를 효과적으로 해결하기 위해 반드시 고려해야 할 설계 원칙을 안내하고, 노이즈를 최소화하는 방법을 제시합니다.	
14:50 - 15:20	<b>초보자를 위한 SI/PI/EMC Basic</b>	김주만 팀장 태성에스엔이
	신호 무결성(SI), 전력 무결성(PI), 전자파 적합성(EMC)의 기초에 대해 알아봅니다. 신호 왜곡을 최소화하고 안정적인 전력을 유지하며 전자기 간섭을 방지하여 전자 장치의 안정적이고 효율적인 동작을 보장하는 SI/PI/EMC 고려가 왜 중요한지를 설명하고, 전자 설계 및 개발에서 이러한 중요한 문제를 더 잘 이해하고 해결하기 위한 기본 지식을 제공합니다.	
15:20 - 15:30	Break	
15:30 - 16:00	<b>모터 전자장 해석 어디까지 해봤니?</b>	이용복 매니저 태성에스엔이
	기업경쟁력 강화를 위해 우수한 성능의 모터 설계 및 해석의 중요성이 대두되고 있습니다. Motor의 진동 특성 분석을 예측하기 위한 가진력 해석 기법, 냉각 특성을 고려하기 위한 영구자석 재질 및 온도에 따른 변수 해석, TN Curve 자동화 프로그램 소개, 최적화 해석 프로그램과 연성해석을 통해 코깅토크 저감하는 방법 등 다방면으로 Motor의 특성을 분석하는 해석 트렌드에 대해 소개합니다.	
16:00 - 16:30	<b>알아두면 쓸데있는 신박한 전자기장 해석 I (전자기장 해석을 활용한 실무 사례)</b>	김대현 매니저 태성에스엔이
	전자기장 해석은 다양한 산업분야에서 활용되며 최근 더 많은 영역으로 그 사용성이 확장되고 있습니다. 이번 발표에서는 전자기장 해석의 기본 개념을 간단히 소개하고, RF 디바이스, 반도체 패키지, PCB, EMI/EMC 등 다양한 실제 사례에 대해 설명합니다.	
16:30 - 17:00	<b>알아두면 쓸데있는 신박한 전자기장 해석 II (전자기장 해석을 활용한 실무 사례)</b>	이강표 매니저 태성에스엔이
	전통적인 Antenna, Connector, PCB 단품 해석을 넘어 Platform 통합 및 사용 환경 분석까지 고려한 시뮬레이션이 최근 해석 트렌드로 자리 잡고 있습니다. 본 세미나에서는 이동통신, 항공/방산, 자율주행 분야의 여러 엔지니어들 사이에서 주목받고 있는 시뮬레이션을 통한 효율적인 접근 방법을 소개합니다.	
17:00 - 17:30	<b>전기전자 분야의 방열해석은 어떻게 할 수 있을까요?</b>	김지원 선임팀장 태성에스엔이
	전기전자 분야에서 기술 고도화와 집적도의 증가로 인해 열 관리가 주요 문제로 대두되고 있습니다. 본 세미나에서는 열 전달에 관한 기초 이론과 전기전자 분야에서 많이 사용되는 방열 장치인 Heatsink와 Fan에 대해 소개합니다. 또한, 제품에서 발생하는 전기적 손실을 효율적으로 해결할 수 있는 연성해석사례를 소개합니다.	